

# D6263 SIL 2 対応 ストレンゲージ 信号リピータ形

SIL  
2

ストレンゲージ用絶縁バリヤ、D6263S は SIL 機能安全 (SIL2) 対応製品です。フィールド設置のロードセルからの信号を制御側の計量システムに絶縁して伝送します。フィールド設置のロードセルからの信号がそのままシステム側に現れます。最大 4 つの 350 Ω のロードセル、5 つの 450 Ω モジュールまたは 10 台の 1000 Ω のロードセルを並列に接続できます。基準電圧は制御側側から設定します。DIN レールとパワーバス (Power Bus) にも取付可能な設計です。

## 特長

- SIL2 (IEC61508:2010 Ed2 準拠)  
PFDavg 値 (1 年) : 1.80E-04, SFF87.45%  
\*その他、詳細故障率等の数値は SIL マニュアル参照
- 設置可能場所: Zone 2 及び制御側
- ストレンゲージブリッジ透過リピータ
- 最大 4 つの 350 Ω、5 つの 450 Ω または 10 の 1000 Ω に並列接続可
- 3 ポート・アイソレーション (入出と電源間)
- EMC 適合、N61000-6-2; EN61000-6-4; EN61326-1; EN61326-3-1 安全計装システム
- TÜV 機能安全規格認証済み

## 技術仕様

### 電源

公称 24Vdc (18Vdc ~ 30Vdc) 逆極性保護  
電圧リップル値:  $\leq 5V_{pp}$ , 内蔵保護ヒューズ 2A  
消費電流: 24V にて: 85mA (4 つの 350 Ω ロードセル接続時)  
消費電力: 24V にて: 4 つの 350 Ω ロードセル接続時: 1.8W

### 入力信号

最大 4 つの 350 Ω、5 つの 450 Ω または 10 つの 1000 Ω に並列接続可

A/D 変換時間: 12.5 ms

ブリッジ印加電圧: 4.0VDC

ブリッジ出力電圧: 1 ~ 4mV/V

ライン抵抗補償:  $\leq 10 \Omega$

### 出力信号

入力信号と同じ:

出カインピーダンス: 500 Ω

励起電圧:  $\geq 4.0V$  公称、外部供給の場合、 $\leq 15V$

伝送特性: mV 入力信号、線形

応答時間:  $\leq 100ms$  (10% ~ 90% 応答)

(ソース・モード、12V コンプライアンス)

### 性能・精度

(基準条件: 24V, 周囲温度:  $23 \pm 1^\circ C$ )

校正精度: 入力範囲のフルスケールの  $\pm 0.003\%$

線形誤差: 入力範囲のフルスケールの  $\pm 0.002\%$

供給電圧の影響: 最低から最大電圧変動に対して

フルスケールの  $\pm 0.002\%$

温度による影響:

ゼロとスパンで  $1^\circ C$  の変化でフルスケールの  $\pm 0.002\%$

### 絶縁 (試験電圧)

入出力間: 2.5kV; 入力 / 電源間: 2.5kV; 出力 / 電源間: 500V

### 環境仕様

使用温度範囲:  $-40^\circ C \sim +70^\circ C$

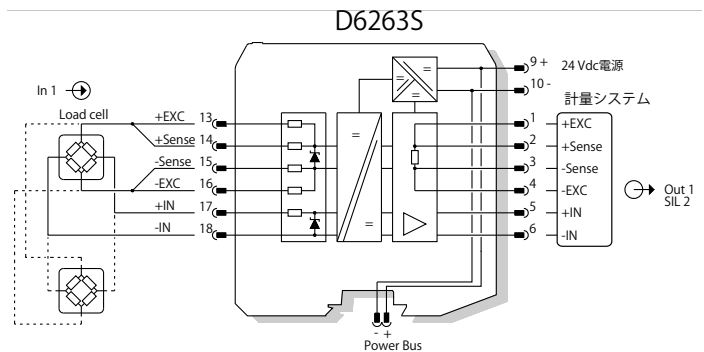
保管温度範囲:  $-45^\circ C \sim +80^\circ C$

相対湿度: 95% (最大  $55^\circ C$  まで)

## 配線端子台の配置

No.	フィールド側端子	No.	制御側側端子
13	+ EXC	1	+ EXC
14	+ SENSE	2	+ SENSE
15	- SENSE	3	- SENSE
16	- EXC	4	- EXC

## 配線接続図



## ご注文方法

D6263S: 1 チャンネル形